

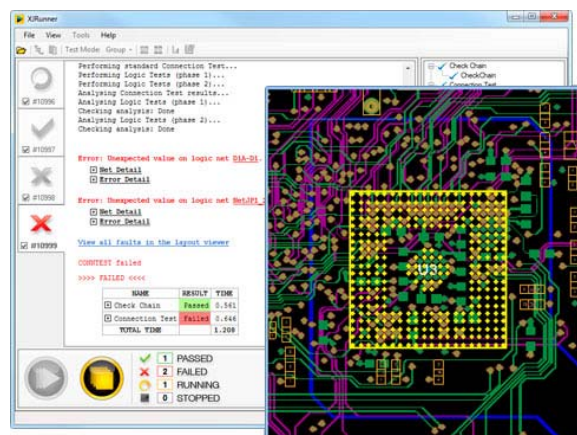
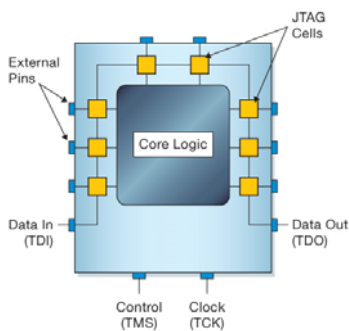
WORKSHOP

23 giugno 2015 – Milano – Bovisa Politenico
BOUNDARY SCAN

Il Boundary scan JTAG è una tecnologia estremamente affidabile progettata per far fronte ai problemi legati all'accesso fisico di componenti complessi su schede elettroniche di densità medio-alta. Conforme allo standard IEEE 1149.x, esso integra una circuiteria di test all'interno dei chip in grado di rendere disponibile un protocollo di collaudo digitale completo a livello di scheda.

Tale circuiteria sostituisce di fatto i probe fisici utilizzati nel test ICT con delle celle Boundary Scan denominate BSC e localizzate internamente al chip tra la logica core del componente e i pin d'interconnessione.

Le BSC sono in grado di leggere e pilotare tutti i pin di I/O presenti sul chip, fornendo dei probe virtuali da utilizzare dove non sia possibile raggiungere quelli fisici a causa della tipologia del componente (come i BGA) o dove l'alta densità dei pin non consentirebbe un test "fisico" affidabile. Le due applicazioni tipicamente associate al JTAG sono i test di interconnessione e la programmazione in system. Tuttavia tale tecnologia offre molto di più: l'utilizzo di XJTAG, infatti, accelera in maniera significativa la progettazione di schede elettroniche, migliorando il test non solo in produzione, dove offre un'eccellente copertura nella validazione finale, ma anche durante tutte le fasi di sviluppo e il debug della scheda, permettendo una precoce diagnostica di problemi.



XJTAG BOUNDARY SCAN WORKSHOP

IPSES e XJTAG, organizzano un seminario pratico di una giornata sul *boundary scan*. *Il workshop*, gratuito e a numero chiuso, permetterà di conoscere le funzionalità della metodologia di *testing*, valutandone l'efficacia sia durante la progettazione di schede elettroniche di media-alta complessità, sia durante la produzione.

Il *workshop*, in lingua inglese, si terrà presso il **Dipartimento di energetica del Politecnico di Milano** - sede di Bovisa, via Lambruschini, 4a

PROGRAMMA

Il corso sarà svolto in inglese.

1	9:30 – Introductory presentation (history/background and outline theory)
2	10:30 – Interacting with JTAG devices (using XJAnalyser)
3	11:30 – Board testing, including connection testing and non-JTAG device testing (using XJRunner)
4	12:30 – Lunch break
5	13:30 – Describing a circuit to enable JTAG testing (using XJDeveloper)
6	15:00 – Coffee break
7	15:15 – Test development for non-JTAG devices
8	16:00 – Test coverage analysis
9	16:30 – Close

Per maggiori informazioni e registrarsi all'evento scrivere a info@ipses.com

Chi è XJTAG (www.xjtag.com)

XJTAG, leader mondiale di soluzioni Boundary Scan conformi allo standard IEEE 1149.x, sviluppa prodotti innovativi e fornisce un supporto tecnico di elevata qualità. L'azienda ha sede a Cambridge (UK) e uffici a Boston, MA- USA ed è operativa in tutto il mondo grazie al contatto diretto con oltre 50 distributori e partner tecnologici esperti e professionali. XJTAG offre una vasta gamma di soluzioni per il test Boundary Scan per i più svariati settori di applicazione tra cui aerospaziale, automobilistico, difesa, medicale, produzione, networking e telecomunicazioni.

Chi è IPSES (www.ipses.com)

Con uffici e laboratori alle porte di Milano, IPSES opera nell'ambito delle tecnologie d'avanguardia, rivolgendo la propria attività al settore della strumentazione per laboratorio e alla progettazione di soluzioni elettroniche personalizzate. IPSES opera nell'ambito del design hardware, firmware e software, in particolare per testing e misura, controllo industriale, sistemi embedded, reingegnerizzazione e migrazione. IPSES è National Instruments Alliance Partner e XJTAG technology partner, con ottime conoscenze delle piattaforme National Instruments e dell'integrazione dell'hardware e del software National e XJTAG per il testing soprattutto in campo automotive, RF ed elettronico. Inoltre, IPSES è partner di Sistel-6TL per vendite e supporto tecnico dei sistemi di test 6TL in Italia e Svizzera

.Contatti

IPSES S. r. l.

Development center

via Lazzarotto, 10



20020 Cesate (MI) Italy

tel. +39 02 39449519

e-mail: info@ipses.com

fax +39 02 700403170

http: www.ipses.com